

新聞發佈

聯絡人：發言人暨財務長 喻銘鐸

公司網址：www.mediatek.com**聯發科技與清華大學產學合作
共同打造『前瞻性嵌入式系統設計研究實驗室』**

(2008年7月22日, 新竹訊) 為培育未來資訊電子產業之系統設計人才, 國立清華大學與聯發科技股份有限公司(代號: 2454; 簡稱: 聯發科) 宣布合作成立『前瞻性嵌入式系統設計(Embedded System Design)實驗室』, 讓清華大學的學生能從大二起就參與設計前瞻性智慧型嵌入式系統, 透過實驗與相關領域教授的共同指導等方式, 希望結合一流師資以及環境培育出國內更多瞻性系統設計的專才。

清華大學校長陳文村表示, 清大極為重視未來菁英人才的培育, 有鑑於國內資訊電子產業長久以來在 OEM 與 ODM 營運模式下對於原創性系統設計的忽略, 以及多年來許多國內大學電機資訊相關系所過度強調專業分工的教育缺失, 清大在教育部支持下從 97 學年度起在大學部增設電機資訊學士班, 透過學程的設計, 希望能均衡培育學生在系統與軟硬體的創新與設計能力。

聯發科技董事長蔡明介強調: 「聯發科技從 2001 年成立聯發科技教育基金會之後, 積極推動科技教育與人才培育, 從國內外獎學學金的設立, 到與一流學府共同成立專業實驗室, 許多產學合作的論文成果均已在世界級專業論壇發表並獲肯定, 已為國內產學合作豎立標竿。此次透過與清華大學的合作, 讓學生能藉由理論和實務兼備的學程與研究, 及早從事嵌入式系統設計, 以培育產業界未來所需要的人才, 讓我們的產業更具競爭力。」

清大電機資訊學院院長徐爵民亦表示: 「清大過去在教育部、國科會、與經濟部的支持下, 嵌入式系統設計已經建立了相當基礎。我們很高興能得到聯發科技的贊助, 共同推動前瞻性嵌入式系統的研究與人才培育, 希望透過這個長期計畫, 結合理論與實務, 讓學生能培養其創新與前瞻的系統思維。清華大學希望透過與國際一流大學及產業界的領導廠商合作的方式, 讓學生能以開放式原始程式碼(Open Source)從創新的應用與使用者介面去研發系統整合與相關軟硬體技術。」

關於聯發科技股份有限公司

聯發科技是全球 IC 設計領導廠商, 專注於無線通訊及數位媒體等技術領域。本公司提供的晶片整合系統解決方案, 包含無線通訊、高解析度數位電視、光儲存、高解析度 DVD 等相關產品, 市場上均居領導地位。聯發科技成立於 1997 年, 已在台灣證券交易所公開上市, 股票代號為 2454。公司總部設於台灣, 並設有銷售及研發團隊於中國大陸、新加坡、印度、美國、日本、韓國、愛爾蘭、丹麥跟英國。如需更多相關資訊, 請連結至 www.mediatek.com 瀏覽。